

# DIPS-V40EX

DIPS-V40EX

V40Eは分散処理、小規模システムへの適用をねらいとしたDIPS-Vシリーズの最上位機種である。

CPUは0.8 $\mu$ mルール of CMOS VLSI、主記憶には4Mバイト / チップの最先端VLSI技術を活用し小型化、経済化。

キャッシュメモリ採用、主記憶容量を255Mバイトに拡大などによりスループットを向上。

画像、音声、データなどのマルチメディア情報を高速、安価に転送できるINSネット1500の直接収容を実現。

